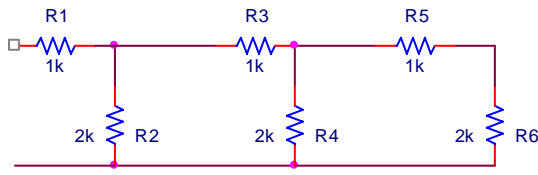


PSpice Simulasyon Programında Alt Devre Oluşturma ve Kullanımı

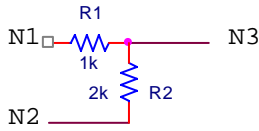
Örnek:



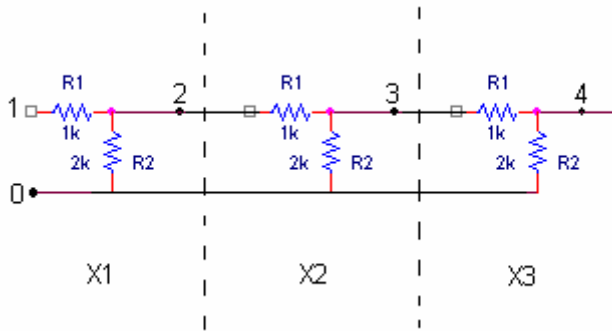
Şekil 1

Şekildeki devre görüldüğü üzere birbirine seri 1kΩ ve 2kΩ' luk dirençlerden oluşan altdevrelerin tekrarı şeklinde oluşmuştur. Kolaylık olması açısından bu 2 dirençten oluşan devreyi alt devre olarak tanımlamalı ve spice simulasyonunda altdevreleri tekrar ettirmeliyiz.

Kullanacağımız alt devre modeli :



Şekil 2



Şekil 3

Şekil 1'deki devrenin alt devrelerine ayrılmış ve düğüm numaraları gösterilmiş hali

Bundan sonra spice kodunu oluşturabiliriz. Aşağıdaki kodları ve nasıl yazıldığını dikkatli bir şekilde takip ediniz.

```
V1 1 0 DC 5V *Bu örnek için "1" ve "0" uçlarına 5 V'luk bir gerilim kaynağı bağlanmıştır.
X1 1 0 2 altdevre1 * "altdevre1" isimli altdevre sıralı bir şekilde yazılmış "1", "0" ve "2"
terminalleri arasına yerleştirilmiştir.
X2 2 0 3 altdevre1 * "altdevre1" isimli altdevre sıralı bir şekilde yazılmış "2", "0" ve "3"
terminalleri arasına yerleştirilmiştir.
X3 3 0 4 altdevre1 * "altdevre1" isimli altdevre sıralı bir şekilde yazılmış "3", "0" ve "4"
terminalleri arasına yerleştirilmiştir.
.subckt altdevre1 N1 N2 N3 * "altdevre1" isimli altdevrenin tanımlaması yapılacaktır.
Bu tanımlama sırasında belirtilen "N1", "N2" ve "N3"
düğümlerine ilişkin sıralama önemlidir ve altdevre
kullanılırken bu sıralamaya uygun şekilde düğüm
numaraları verilmelidir.
R1 N1 N3 1K * "altdevre1" elemanları tanımlanıyor.
R2 N3 N2 2K * "altdevre1" elemanları tanımlanıyor.
.ends * "altdevre1" elemanları tanımlamasının sonu
.tran 1u 10u * Simulasyon tipinin belirlenmesi
.probe * Simulasyon sonucunu göreceğiniz grafik ekran açış komutu
.end * Simulasyon sonu
```